

1. Übungsblatt

Lösen Sie die folgenden Aufgaben:

- i) Aktualisieren Sie Ihre Projektkopie mit `git`. Im Verzeichnis `doc` finden Sie eine sehr umfangreiche Dokumentation der HaDes. Verschaffen Sie sich einen Überblick über die HaDes.
- ii) Implementieren Sie den Programmspeicher `memory` der HaDes und verifizieren Sie Ihre Implementation mit der Testbench `memory_tb.vhd`. In Abschnitt 5 finden Sie umfangreiche Informationen. Dort wird vorgeschlagen ein spezielles „Dual-Ported-RAM“ mit einem Leseausgang und einem Schreibeingang (`hades_ram32_dp`) zu verwenden. Sie können auch versuchen die Hinweise auf den Folien der Vorlesung zu verwenden und direkt ein Dual-Ported-RAM mit VHDL zu beschreiben.

Besprechung und Abnahme in der KW44 am 3. November 2017.