

## 6. Übungsblatt

Lösen Sie die folgenden Aufgaben:

- i) Aktualisieren Sie Ihre Projektkopie mit `git`. Überarbeiten Sie gegebenenfalls Ihre „control unit“. Achten Sie dabei besonderes auf eine korrekte „next-state“-Logik (wie besprochen)!
- ii) Implementieren Sie das Modul „PCLogic“ und testen Sie es mit der Testbench `pclogic_tb.vhd`.
- iii) Implementieren Sie das Modul „ISRALogic“ und testen Sie es mit der Testbench `isralogic_tb.vhd`.

Besprechung und Abnahme in der KW50 am 15. Dezember 2017.