

## 7. Übungsblatt

Lösen Sie die folgenden Aufgaben:

- i) Aktualisieren Sie Ihre Projektkopie mit `git`. Überarbeiten Sie gegebenenfalls Ihren Programmzähler und die Interruptlogik.
- ii) Implementieren die „ISRLogic“ und verifizieren Sie Ihr Design mit der Testbench `isrr_tb.vhd`. Beachten Sie, dass die ISRLogic als Stack der Tiefe 4 (vergleichbar mit einem Schieberegister) organisiert ist.
- iii) Implementieren Sie „CheckIRQ“ und prüfen Sie Ihr Design mit der Testbenchen `checkirq_tb.vhd`.

Besprechung und Abnahme in der KW51 am 22. Dezember 2017.