

## 8. Übungsblatt

Lösen Sie die folgenden Aufgaben:

- i) Aktualisieren Sie Ihre Projektkopie mit `git`. Überarbeiten Sie gegebenenfalls die bisher erstellten Module der HaDes.
- ii) Verbinden Sie alle implementierten Module zu einer funktionierenden HaDes und testen Sie diese mit den fünf Testbenches aus `cpu_tb.vhd`.
- iii) Bauen Sie das synthetisierbare XBus-Modul (`xbus_synth`) in Ihre CPU ein und überprüfen Sie die Synthesefähigkeit Ihrer Implementierung. Ermitteln Sie die notwendigen Pins für ein Nexys4 und Nexys4DDR Board und schreiben sie die geeignetes Constraintfile.

Besprechung und Abnahme in der KW2 am 12. Januar 2018.